

# ПРОЕКТИРОВАНИЕ И ТЕХНОЛОГИЯ ЭЛЕКТРОННЫХ СРЕДСТВ



Редакционная коллегия

Гл. редактор

В.Н. Ланцов

Издается с 2001 г.

Первый зам. гл. редактора

А.Г. Самойлов

Зам. гл. редактора

М.Ю. Монахов

Отв. секретарь

С.А. Самойлов

Зам. отв. секретаря

Е.В. Винтилова

**Члены редколлегии:** А.К. Бернюков, Ю.А. Брюханов, М.Д. Венедиктов, Л.И. Волгин, С.В. Кизима, Б.Г. Коноплев, С.Н. Кириллов, В.В. Костров, В.П. Крылов, В.П. Легаев, И.Г. Мироненко, В.А. Немонтов, С.А. Никитов, О.Р. Никитин, И.Я. Орлов, П.А. Полушин, С.А. Сбитнев, Л.Т. Сушкова, Ю.А. Тамм, Н.Н. Удалов, В.А. Цимбал, В.А. Шахнов, О.А. Шорин

## СОДЕРЖАНИЕ

УДК 681.23

### Теория проектирования электронных средств

*Цимбал В.А., Попов М.Ю., Косарева Л.Н., Дробышев М.Ю., Деркач А.М.* Нахождение ВВХ доведения сообщений в соединении «точка-точка» в циркулярной радиосети оповещения..... 2

*Руфов А.А., Поздняков А.Д.* Применение сглаживающего окна для повышения точности определения среднеквадратического значения гармонического сигнала на ограниченном интервале времени..... 8

*Самойлов А.Г., Самойлов С.А., Альшрайдэх А.М., Жоау А.Ф.* Имитация многолучевых каналов передачи информации..... 12

*Самойлов А.Г., Жоау А.Ф.* Оценка замираний сигнала на линиях спутниковой связи..... 19

### Математическое моделирование электронных средств

*Недопекин К.К., Рубичев О.Н., Тикменов В.Н.* Обобщенный алгоритм согласования отсчетов в двухотсчетных преобразователях угол-код..... 26

*Галкин А.П., Аль-Джабери Р.Х., Обади Х.М.* Оценка достоверности функционирования отказоустойчивого запоминающего устройства при информационной защите телекоммуникаций..... 34

*Стоянов Д.Д., Дубов М.А., Приоров А.Л.* Модификация непараметрического алгоритма обнаружения широкополосных радиосигналов..... 37

### Проектирование электронных устройств и систем

*Рахматуллин А.Ф.* Приемник с ограничителем для сверхширокополосных систем..... 42

*Бабогло В.М., Гаврилов В.М., Глухов Р.Н., Дементьев В.К.* Высокоэффективная печатная антенная решетка на 28 ГГц..... 47

*Тюрин С.Ф., Городилов А.Ю., Данилова Е.Ю.* «Обратное» диагностирование логического элемента LUT FPGA..... 50

Краткие сведения об авторах..... 55

Бланк подписки..... 57

Требования к оформлению материалов для публикации в журнале..... 59