

Реализация аппаратной поддержки коллективных операций в маршрутизаторе высокоскоростной коммуникационной сети с топологией «многомерный тор».	
<b>Сыромятников Е. Л., Макагон Д. В., Парута С. И., Румянцев А. А.</b>	<b>11</b>
Создание хранилищ данных большого объема. Практический опыт.	16
<b>Белокопный А. В.</b>	
Аппаратное обеспечение эмуляторов внешних устройств ЕС ЭВМ.	23
<b>Зибуль М. В., Минич А. М.</b>	
Программные средства и технологии, реализующие потенциал графических процессоров.	
<b>Зибуль М. В.</b>	26
Представление абстрактных объектов в базе знаний.	32
<b>Курбатов С. С.</b>	
3-D гипертекст в технологии программирования.	36
<b>Гагарин А. П., Голубкин А. Д.</b>	
Построение прикладных программных систем на основе языка описания проблемной среды.	42
<b>Меркеев И. В.</b>	
Алгоритм вычисления импульсных параметров с помощью статистического анализа для устройств ввода аналоговых сигналов.	47
<b>Швец В. В.</b>	
Конструктивно-технологический анализ непаежных соединений, выполняемых запрессовкой.	53
<b>Плотников Ф. Г., Чуев А. П.</b>	
Особенности организации вычислительного процесса в бортовых вычислительных комплексах, построенных на принципах цифровой платформы.	71
<b>Власов Ф. С., Аркусская С. В., Терехов А. А.</b>	
Особенности тестирования бортовых вычислительных комплексов в среде операционной системы реального времени QNX.	80
<b>Феоктистов К. А.</b>	
Методика автоматизированного управления качеством при прототипировании аппаратно-программных комплексов на базе ПЛИС большой емкости.	84
<b>Брехов О. М., Корнеевкова А. В., Кордовер К. А., Мухин Н. Ю., Орлова Е. А., Тузов И. В.</b>	
Методика быстрого прототипирования аппаратно-программного комплекса на основе технологического базиса ПЛИС большой емкости и настраиваемых библиотек.	91
<b>Брехов О. М., Корнеевкова А. В., Кордовер К. А., Мухин Н. Ю., Орлова Е. А., Тузов И. В.</b>	

Methodology of automated quality control for prototyping of the hardware-software devices on the basis of a large capacity FPGA. **Brehov O. M., Korneenkova A. V., Kordover K. A., Muhin N. Y., Orlova E. A., Tuzov I. V.** **90**

Methodology of automated quality control for prototyping of the hardware-software devices on the basis of a large capacity FPGA. **Brehov O. M., Korneenkova A. V., Kordover K. A., Muhin N. Y., Orlova E. A., Tuzov I. V.** **96**